**Agenda**

| **Start** |  | **Nr.** | **Agendapunkt** | **Vortragender** |
| --- | --- | --- | --- | --- |
| 9:45 | 10:00 |  | Begrüßung |  |
| 10:00 | 11:15 | 1 | TU Dortmund |  |
|  | 30 min | 1.1 | * Kurzvortrag/Überblick über WP4, Partner, Forschungsthemen und (angestrebte) Demonstratoren | Sasha |
|  | 15 min | 1.2 | * Echtzeitfähige Cache-Kohärenz mit dem On-Demand Coherent Cache | Arthur |
|  | 15 min | 1.3 | * EMC² SystemC Demonstration Platform: TUDO Contribution | Lillian |
|  |  | 1.4 | * Diskussion |  |
|  |  |  | * Pause/Puffer |  |
| 11:15 | 12:00 | 2 | TU Braunschweig |  |
|  | 15 min | 2.1 | * Überblick: Was ist SoCRocket, wie ist es entstanden, wo soll es hingehen. | Rolf |
|  | 15 min | 2.2 | * IDAMC VHDL und TLM | Sven |
|  |  |  | * Pause/Puffer |  |
| 12:00 | 13:00 |  | Mittag | Diekert ☺ |
| 13:00 | 13:45 | 3 | OFFIS |  |
|  | 15 min | 3.1 | * Timed Functional Simulation and Interference Analysis of Mixed-Criticality Applications | Kim |
|  | 15 min | 3.2 | * A Workload Extraction Framework for Software Performance Model Generation | Philipp |
| 13:45 | 16:00 |  | Gemeinsame Sicht für den Designflow entwickeln |  |